

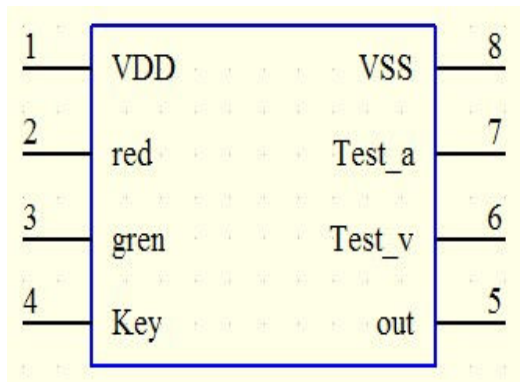
YX009K-LJ5A 锂电充放电辅助控制IC

一、概述

主要特点:

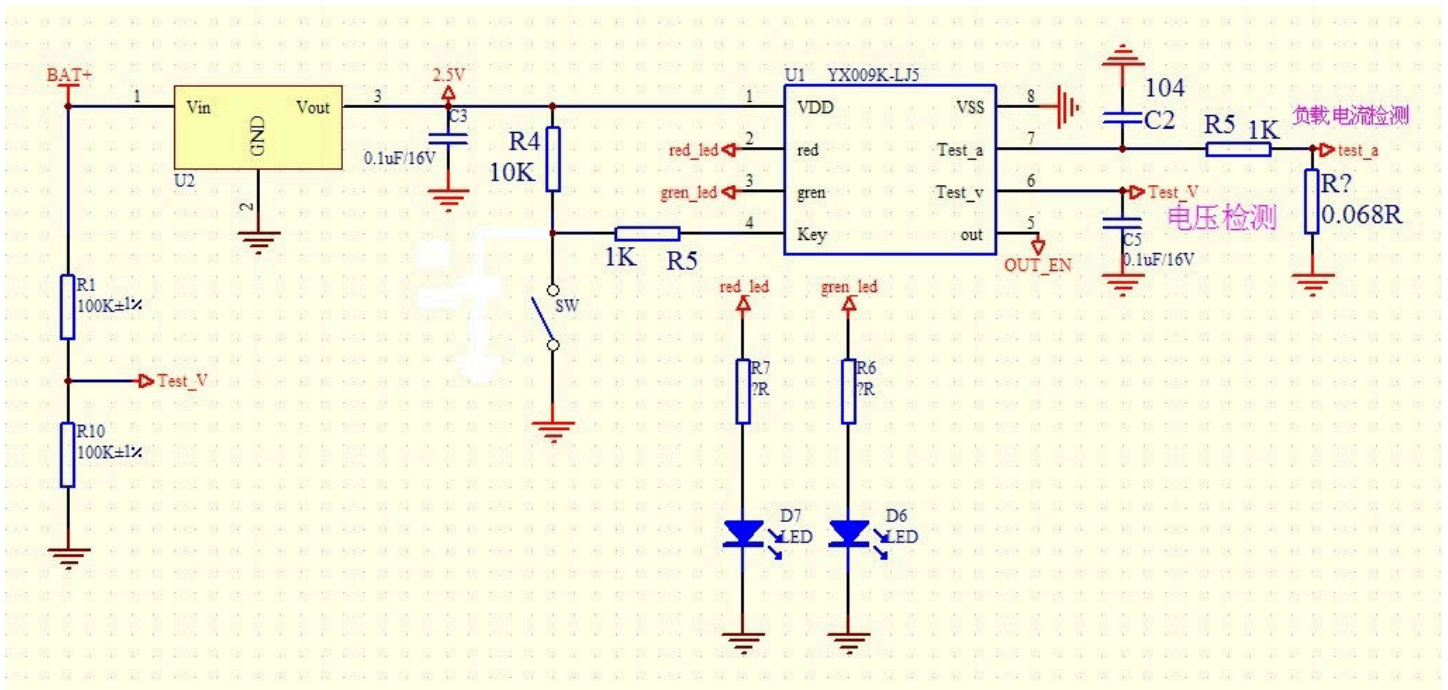
- 1、芯片上电处于休眠低功耗状态
- 2、当芯片4脚接收到低电平锁定信号时,芯片工作，当4脚处于高电平锁定信号时，芯片进入休眠低功耗
- 3、芯片工作时的控制逻辑如下：
 - A：电池电压在4.1V以下，绿色指示灯闪亮(2秒内闪4下停2秒方式循环)，表示处于充电状态，且芯片5脚保持输出高电平
 - B：电池电压在4.1V以上，绿色指示灯常亮，表示充满，芯片5脚保持输出高电平
 - C: 电池电压低于2.9V，芯片5脚关闭高电平输出
 - D：芯片7脚检测到过流时(过流理论参考阈值0.12V)，红色指示灯快速闪烁报警，同时关闭5脚输出，闪烁10秒后指示灯关闭；此时如果没有过流，5脚恢复输出高电平，此时如果任然有过流，将继续报警和关闭输出，如此循环
- 4、芯片VDD采用2.5V供电设计,第6脚检测外部0-2.5V电压信号,用于电池电压检测,设计时需采用2.5V输出的低压差稳压IC给芯片供电

二、IC引脚功能说明



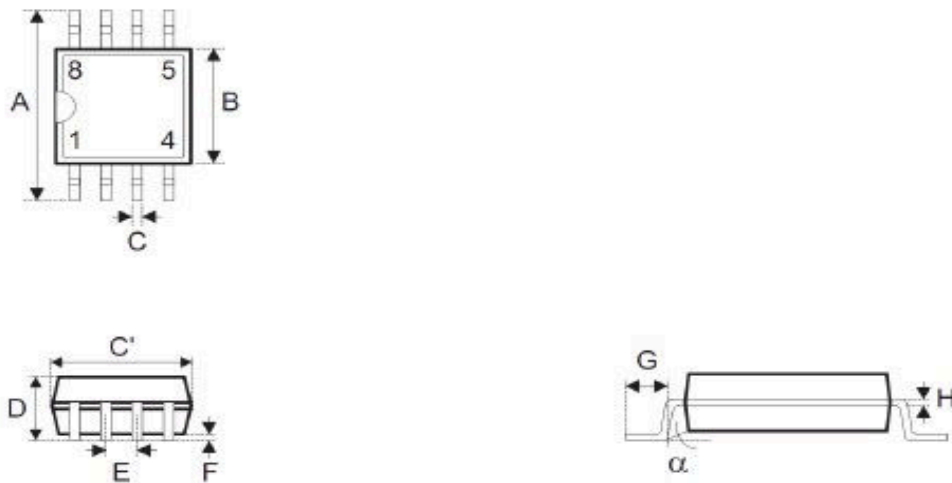
序号	名称	功能说明
1	VDD	电源+ , 2.5V
2	red_led	红色LED , 过流指示灯 , 高电平驱动
3	gren_led	绿色LED , 充电指示灯 , 高电平驱动
4	Key	工作信号 , 锁定低电平输入时使能
5	out	输出驱动控制端口 , 高电平驱动
6	Test_v	电池电压检测端口
7	Test_a	负载电流检测端口
8	GND	电源地

三、引脚应用参考线路(仅供参考,具体产品需自行应用设计)



四、封装信息

8-pin SOP (150mil) 外形尺寸



• MS-012

符号	尺寸 (单位: mil)		
	最小值	典型值	最大值
A	228	—	244
B	150	—	157
C	12	—	20
C'	188	—	197
D	—	—	69
E	—	50	—
F	4	—	10
G	16	—	50
H	7	—	10
α	0°	—	8°